実験トランジスタ・アンプ設計講座

黒田 徹

●実用技術編

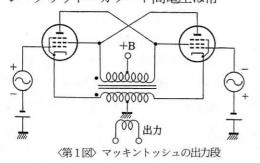
第 10 章 回路シミュレータ SPICE 入門 (29)

マッキントッシュ出力段回路の特長

今回はマッキントッシュ(風)パワー・アンプをシミュレーションしましょう。

まず,マッキントッシュ回路を**第** 1図に示します。その特長は,

- (1) 出力トランスの1次側コイルを分割し、出力電圧の50%をカソードに負帰還しているので、直線性が高く、出力インピーダンスが低い。
- (2) カソード側とプレート側のコイルをバイファイラー巻きで密結合しているので、B級動作でもスイッチング・トランジェントひずみを発生しない。
- (3) スクリーン・グリッドを他方のプレートに接続しているので、各球のスクリーン・グリッド〜カソード間交流電圧がゼロとなる。すなわち、信号が印加されてもスクリーン・グリッド〜カソード間電圧は常



に一定の DC 電圧である。

これらを要約すると、「マッキントッシュ回路は、5極管動作ながら、 出力インピーダンスは3極管より低く、かつ低ひずみ」といえます。

出力段のシミュレーション

上の特長を検証するために, 第2 図の回路でシミュレーションしてみ ましょう. 出力管は EL 34 です.

(1) トランスの1次2次巻数比

トランスの1次側には同じ巻数のコイルが4組あります。1次側の1つのコイルと2次側コイルの巻数比(変成比)を設定しましょう。

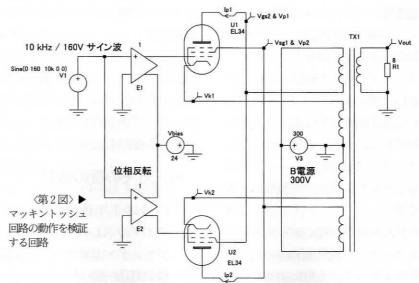
さて,第1図の回路は第3図の等 価回路で表わせます.話を簡単にす るため A 級 PP 動作を仮定すると, 各球の交流プレート電流 i_{p1} , i_{p2} は同 じ大きさで,流れる方向が逆です。 したがって電源の内部を流れる i_{p1} と i_{p2} は打ち消し合い,電源電流の交 流成分はゼロになります。つまり, 信号電流は 2 個の EL 34 と 4 個の コイルの直列パスで還流します。

4個のコイルの直列インピーダンスを, EL 34標準 PP の 1次インピーダンス = 5 k Ω に設定すると, 1次側の 1つのコイルのインピーダンス Z は,

$$Z = \frac{5000\Omega}{4^2} = 312.5\Omega \cdots (10-84)$$

となります。したがって1次側の1つのコイルと2次側のコイルの巻数比Nは,

$$N = \sqrt{\frac{8\Omega}{312.5\Omega}} = 0.16 \cdots (10-85)$$



となります.

(2) 出力トランスの設定

SIMetrix の回路図ウィンドウの メニューから [Place] \rightarrow [Passives] \rightarrow [Ideal Transformer \cdots] をクリックし,現れたダイアログボックスを第4図のように編集します。すなわち,

#Primaries: 4
#Secondaries: 1

Primary 1 Inductance: 10 Inter-Primary Coupling: 1 Inter-Secondary Coupling: 1 Primary-Second Coupling: 1 Define Turns Ratio to Primary 1

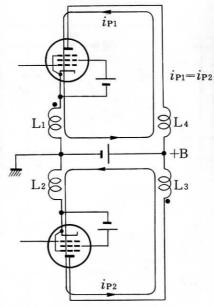
> Prim 2: 1 Prim 3: 1

Prim 4: 1

100 Vp1, Vsq2

〈第5図〉EL34各部電圧波形

時間 [µs]



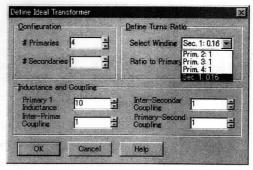
〈第3図〉マッキントッシュ回路のプレート 電流(交流分)の流れ

Secl: 0.16 1次側の各コイルのインダクタンスは10 Hです。4個直列で160 Hになります。1次側各コイル間の結合係数は1としました。1次コイル~2次コイル間の結合係数も1としています。

入力信号は 10 kHz/片ピーク 振幅 160 V のサイン波です。 EL 34 のグリッド・バイアス電圧 は-24 V. AB級動作です。

E1と E2 は電圧制御電圧源で、ゲインは 1 倍です。 E2 は位相反転させています。

(3) プレート (スクヒーン・グリッド) 電圧波形およびカソード電圧波形



〈第4図〉トランスのパラメータ設定

第3図の回路の過渡解析結果を第5図に示します。スクリーン・グリッド〜カソード間電圧は確かに300V一定です。

プレート電流波形と 2 次側出力電 圧波形を第 6 図に示します。無信号 時のプレート電流は 44 mA で,ピ ーク・プレート電流は 218 mA,典 型的な AB 級動作になっています。 2 次側出力電圧は,8 Ω 負荷に対し ± 22 V です。出力電力 Po は,

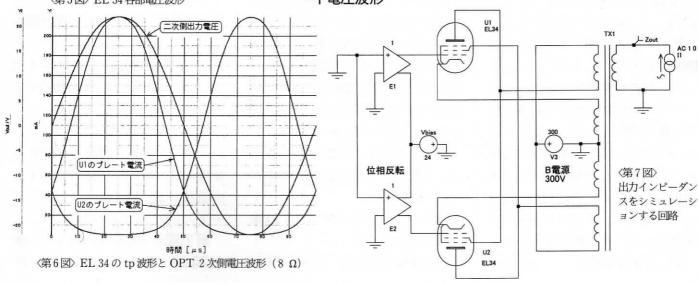
$$P_o = \frac{22^2}{2 \times 8} = 30.25 [W]$$

となります。

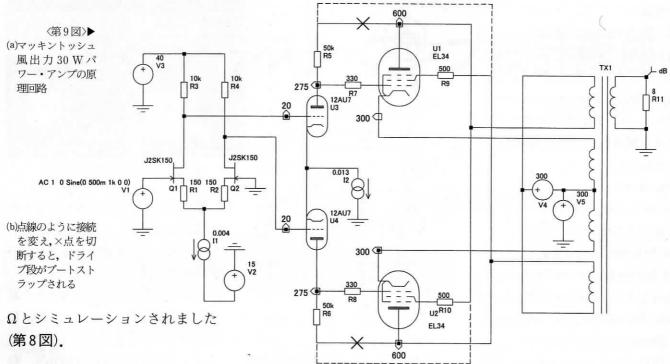
(4) 出力インピーダンス

トランス 2 次側の出力インピーダンスをシミュレーションしてみましょう。入力端子を短絡し,出力端子に1 A の AC 電流を注入したとき,出力端子に発生する AC 電圧が出力インピーダンスです(第7図)。

出力インピーダンスの周波数特性 は 10 Hz~100 kHz において 0.87







マッキントッシュ風 30 W アンプ原理回路

第9図の回路は,第2図の出力段 に FET 差動増幅回路と 12 AU 7 ドライブ段を加えたものです。

初段から EL 34 のグリッドまで を直結にするため, EL 34 のカソー **ド電位を V** 5 によって 300 V 持ち 上げています.

EL~34 のグリッド・バイアス電圧 V_{gk0} は次式で与えられます。

$$V_{gk0} = V_{pk0} - R_5 I_2/2$$

= 300-50×6.5=-25[V]
.....(10-86)

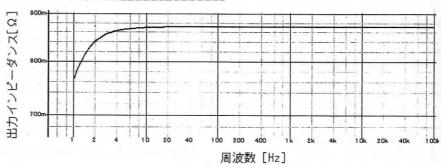
(V_{pk0}: EL 34 無信号時プレー) ト・カソード間電圧

 V_{gk0} は初段のドレイン電圧と無関係に定まります。

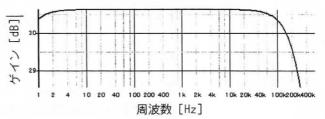
(1) 周波数特性

ゲイン周波数特性の AC解析結果を第 10 図に示します. ゲインは30.6 dBです. 結合係数=1の理想トランスを使っているので,100kHzのゲインは0.3 dBしか減衰していません. 低減のゲインは1Hzにおいて0.2 dBの減衰です.

(2) ひずみ率特性



〈第8図〉出力インピーダンスの周波数特性



〈第 10 図〉 第 9 図のアンプの ゲイン周波数特性

片ピーク振幅 500 mV/1 kHzのサイン波を入力したときの出力電圧のフーリエ解析結果を第 11 図に示します。片ピーク出力電圧(1 kHz)は 16 Vで,第 3 調波ひずみ率は約 2%です。出力段に 50%の局部帰還がかかっているにもかかわらず,ひずみ率はそれほど改善されていません。これはドライブ段のひずみ率が大きいためです。

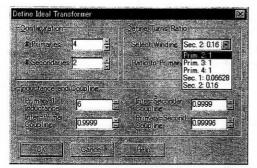
(3) ブートストラップでひずみ率 を改善する

第9図(a)の回路は、ドライブ段の

プレート負荷抵抗 R_s を U1のプレートに接続していますが,第9図(b) のように, R_s を U1のスクリーン・グリッドに接続し,また R_6 を U2のスクリーン・グリッドに接続すると,ひずみ率が激減します.

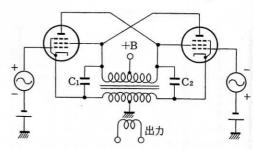
なぜなら、スクリーン・グリッド 〜カソード間電圧は常に 300 V 一 定なので、ドライブ段のプレート負 荷抵抗が EL 34 のカソードからブ ートストラップされるからです。

第9図(b)の回路の周波数特性を第12図に示します。ゲインは33.0dB



◀〈第 15 図〉 タンゴ CRD-5 出力トラン スのパラメータ設定

〈第 16 図〉**▶** 島田聡氏によるクロスシャ ント PP. C₁C₂ でコイルを シャントする



ュ風パワー・アンプを**第 14 図**に示します。R 7=R 8=R 11=R 12= 56Ω はトランスの巻線抵抗です。

R $26=161 \text{ m}\Omega$ と R $1=388 \text{ m}\Omega$ は 2 次巻線抵抗,C 2=C 3=C 6=C 7=2060 pF は巻線容量です.

トランスの設定を第 15 図に示します。各 1 次側コイルのインダクタンスは 6 H (すなわち 4 個直列で 96 H)です。1 次コイル~2 次コイル間の結合係数は 0.99996,1 次コイル間および 2 次コイル間の結合係数は 0.99999 としました。

実際の 1 次コイル間結合係数は不明です。そこで結合係数が不足する場合も想定し,EL34のスクリーグリッド~カソード間に 100 μ Fを接続しています。すなわちクロス・シャント PP(第16図) にしています。

(2) 定電流回路

初段差動増幅回路のテール電流は

TL 431 と 2 SC 1775 A で 安 定 化 しています。テール電流 I_{tall} の値は 次式で与えられます。

$$I_{\text{tall}} = \frac{V_{\text{ref}}}{R_{18}} = \frac{2.49}{620} = 4.02 \,\text{mA}$$
.....(10-87)

2 段目の 12 AU 7 差動増幅回路 の テール 電流 も TL 431 と 2 SC 2705 で安定化してあります。

EL 34 のグリッド・バイアス電圧 は、VR 2 を調整し、-24.16 V に設定しています。

(3) 周波数特性

ゲイン対周波数特性を**第 17 図**に示します。トランスの 2 次側から $13.5\,\mathrm{dB}$ の負帰還をかけています。 **第 15 図** の C $4=\mathrm{C}$ $5=15\,\mathrm{pF}$ は位相補償容量です。

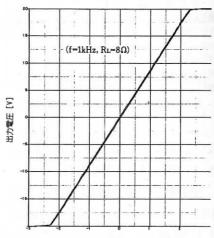
(4) ひずみ率特性

片ピーク振幅 1.85 V/1 kHz の正弦波を入力したときの 8Ω 端子

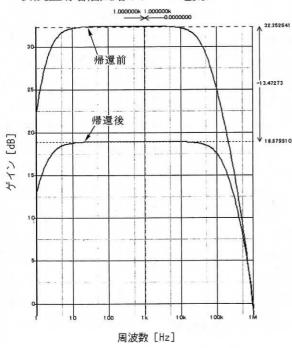
出力電圧のフーリエ解析結果を第 18 図に示します。出力電圧 (1 kHz) は 16.2 V で第 3 調波ひずみ率 = 0.043%となっています。

(5) 入出力特性

片ピーク振幅 3 V/1 kHz の正弦 波を入力したときの入出力電圧のリサージュ図形を第 19 図 に示します。最大出力電圧は $\pm 20 \text{ V}$ 程度で,最大出力電力は約 25 W です。

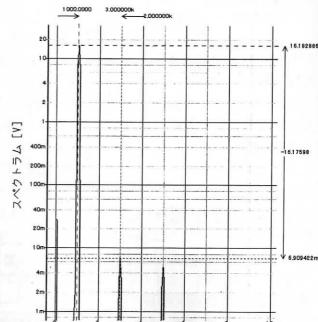


入力電圧 [V] 〈第 19 図〉第 14 図アンプの入出力特性



◀〈第 17 図〉
第 14 図のアンプのゲイン周波数特性





周波数 [kHz]